

**J3 Splitter Data Bus Write**

IN15	2	1	IN0
IN14	4	1	IN1
IN13	6	1	IN2
IN12	8	1	IN3
IN11	10	1	IN4
IN10	12	1	IN5
IN9	14	1	IN6
IN8	16	1	IN7

**J2 Splitter Address Bus**

0.ADDR14	2	7	0.ADDR1
0.ADDR13	4	7	0.ADDR2
0.ADDR12	6	7	0.ADDR3
0.ADDR11	8	7	0.ADDR4
0.ADDR10	10	7	0.ADDR5
0.ADDR9	12	7	0.ADDR6
0.ADDR8	14	7	0.ADDR7
0.ADDR7	16	7	0.ADDR8

**J4 Splitter Data Bus Read**

RDATA16	2	1	RDATA0
RDATA15	4	1	RDATA1
RDATA14	6	1	RDATA2
RDATA13	8	1	RDATA3
RDATA12	10	1	RDATA4
RDATA11	12	1	RDATA5
RDATA10	14	1	RDATA6
RDATA9	16	1	RDATA7

